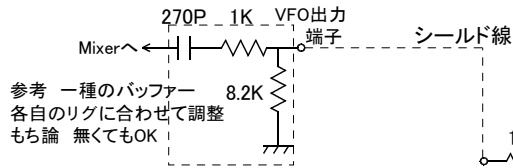


V F O 周波数安定化装置(AFC)

J A O D C Z 2012 .03 .26



1、LCD の表示は次のようになります

1行目 ----- ofs 〇 0,000.000Hz

2行目 ----- vfo 〇 0,000.000Hz

この部分にLEDの代用でU,D,-が表示される(対offset)
上側にU,下側にD,両側に(-)ロック外れが表示される

2、SW1=Hで引き込み無し LでSW2が有効になる

3、SW2=Hで±48Hz,Lで±8Hz(20HzStep)内を00Hzへ引き込み動作

4、74HC00のピン番号は各自レイアウトに合わせて適当に使用する

5、LEDは無くても良いが有った方が調整しやすい、基板を内蔵してしまうと結局LEDを見る事が出来ない

6、上記のLEDは自動調整中に点滅するが、内蔵すると見えなくなってしまう対策としてLCDの空きスペースに代用表示する

7、LCDへの代用表示方法は各行の空きSPIに次の方法で行われる

Unlock → ofs と vfo (-) 周波数----- (上下行に(-)を表示)

Down → ofs (U) 周波数 ----- U は点滅しない

U P → vfo (D) 周波数 ----- D は点滅しない

offset 周波数に合わせて有るのでLED表示と(U)(D)表示が逆になる事を理解して下さい ----- offset 周波数優先で設計

8、パソコンが省略されていますが常識ですので、IC 1ヶ毎,その他

必要箇所には多めに必ず入れて下さい。(VFOとの接続にはシールド線を)

9、判明しているバグ、ある周波数ステップで引き込み動作不良が発生する

代表的な周波数3562.016Hz付近=この様な場合は下側から00Hzに吸い込ませれば良いのと、使う周波数とぶつかるケースは多くないので実害は少ない。ソースファイルを公開しますので、どなたか原因を突き止めて発表して下さい。-----色々試しましたが私は降参です。

